

Protokół transmisji JTD_RELs oraz JTD RELd

Opis połączenia PC-REL:

PC D-Sub 9		REL Terminal box
RXD	2	TXD
TXD	3	RXD
GND	5	GND

Ustawienia Transmisji:

PROTOCOL	RS-232
BAUD RATE	4800 [bps]
DATA LENGTH	8 [bits]
PARITY BIT	NONE
STOP BIT	1 [bits]
FLOW CONTROL	NONE

Protokół transmisji:

	Nr.urządzenia	Funkcja	Wartość	Koniec ramki
HEX	Numer	Funkcja	Dana	0Dh
ASCII	Numer	Funkcja	Dana	←

[Numer urządzenia]: Może przyjmować dowolną wartość z zakresu 00h-FFh
[Funkcja]: Podana w tabeli Wykaz funkcji
[Wartość]: Podane w tabeli Wykaz funkcji
[Koniec ramki]: wartość 0Dh

Wykaz funkcji:

Operacja		Funkcja		Wartość
Załącz przełącznik	ASCII	RL;Z	od 1 do 8	1 - PRZEKAŹNIK PIERWSZY, 2 - PRZEKAŹNIK DRUDI
	HEX	52h 4Ch 3Bh 5Ah	31h - 38h	
Wyłącz przełącznik	ASCII	RL;W	od 1 do 8	1 - PRZEKAŹNIK PIERWSZY, 2 - PRZEKAŹNIK DRUDI
	HEX	52h 4Ch 3Bh 57h	31h - 38h	
Zmiana numeru urządzenia	ASCII	RL;N		DOWOLNA DANA
	HEX	52h 4Ch 3Bh 4Eh	od 00h do FFh	
Zablokuj wejścia	ASCII	RL;K	Y lub N	Y - WEJŚCIA NIEOBSŁUGIWANE , N - WEJŚCIA OBSŁUGIWANE
	HEX	52h 4Ch 3Bh 4Bh	59h lub 4Eh	
Ustaw wartość pierwszego wyjścia analogowego	ASCII	RL;V1		(min) 3Dh - wartość wyjścia ok. 1V, (max) DEh - wartość wyjścia ok. 10V,
	HEX	52h 4Ch 3Bh 56h 31h	od 3Dh do DEh	
Ustaw wartość drugiego wyjścia analogowego	ASCII	RL;V2		(min) 3Dh - wartość wyjścia ok. 1V, (max) DEh - wartość wyjścia ok. 10V,
	HEX	52h 4Ch 3Bh 56h 32h	od 3Dh do DEh	
Ustaw wartość trzeciego wyjścia analogowego	ASCII	RL;V3		(min) 3Dh - wartość wyjścia ok. 1V, (max) DEh - wartość wyjścia ok. 10V,
	HEX	52h 4Ch 3Bh 56h 33h	od 3Dh do DEh	
Ustaw wartość czwartego wyjścia analogowego	ASCII	RL;V4		(min) 3Dh - wartość wyjścia ok. 1V, (max) DEh - wartość wyjścia ok. 10V,
	HEX	52h 4Ch 3Bh 56h 34h	od 3Dh do DEh	
Podniesienie wartości wyjścia analogowego	ASCII	RL;D+	od 1 do 4	1 - wyjście pierwsze, 2 - wyjście drugie, 3 - wyjście trzecie....
	HEX	52h 4Ch 3Bh 4Bh	od 31h do 34h	
Odjęcie wartości wyjścia analogowego	ASCII	RL;D-	od 1 do 4	1 - wyjście pierwsze, 2 - wyjście drugie, 3 - wyjście trzecie....
	HEX	52h 4Ch 3Bh 4Bh	od 31h do 34h	
Zatrzymanie regulacji wyjścia analogowego	ASCII	RL;DS.	od 1 do 4	1 - wyjście pierwsze, 2 - wyjście drugie, 3 - wyjście trzecie....
	HEX	52h 4Ch 3Bh 4Bh	od 31h do 34h	

Obsługa wejść JTD_RELd				
Operacja		Funkcja		Wartość
Wejście pierwsze JTD_RELd	ASCII	RL;1Z		Pierwszy przełącznik załączony
	HEX	52h 4Ch 3Bh 31h 5Ah		
Wejście pierwsze JTD_RELd	ASCII	RL;1W		Pierwszy przełącznik wyłączony
	HEX	52h 4Ch 3Bh 31h 57h		
Wejście drugie JTD_RELd	ASCII	RL;2Z		Drugi przełącznik załączony
	HEX	52h 4Ch 3Bh 32h 5Ah		
Wejście drugie JTD_RELd	ASCII	RL;2W		Drugi przełącznik wyłączony
	HEX	52h 4Ch 3Bh 32h 57h		
Wejście trzecie JTD_RELd	ASCII	RL;3Z		Trzeci przełącznik załączony
	HEX	52h 4Ch 3Bh 33h 5Ah		
Wejście trzecie JTD_RELd	ASCII	RL;3W		Trzeci przełącznik wyłączony
	HEX	52h 4Ch 3Bh 33h 57h		
Wejście czwarte JTD_RELd	ASCII	RL;4Z		Czwarty przełącznik załączony
	HEX	52h 4Ch 3Bh 34h 5Ah		
Wejście czwarte JTD_RELd	ASCII	RL;4W		Czwarty przełącznik wyłączony
	HEX	52h 4Ch 3Bh 34h 57h		

Obsługa wejść JTD_RELS					
Operacja		Funkcja	Wejście	Stan	Opis
Zwarcie wejścia	ASCII	IN;	od 1 do 4	D	Informacja o zwarcu danego wejścia wysłana do PC
	HEX	49h 4Eh 3Bh	31h - 34h	44h	
Rozwarcie wejścia	ASCII	IN;	od 1 do 4	U	Informacja o rozwarciu danego wejścia wysłana do PC
	HEX	49h 4Eh 3Bh	31h - 34h	55h	

Uwaga:

W sterowniku JTD_RELS wejścia są programowalne. Natomiast w JTD_RELd są przypisane do danych wyjść.

Przykład:

1. Załączenie przekaźnika pierwszego w JTD_RELS lub JTD_RELd o numerze urządzenia 1 (hex 31h):

ANSII	1RL;Z1←
HEX	31h 52h 4Ch 3Bh 5Ah 31h 0Dh

2. Wyłączenie przekaźnika pierwszego w JTD_RELS lub JTD_RELd o numerze urządzenia 3 (hex 33h):

ANSII	3RL;W1←
HEX	33h 52h 4Ch 3Bh 57h 31h 0Dh

3. Ustawienie wartości wyjścia 1-10V pierwszego JTD_RELd na maksimum o numerze urządzenia 1 (hex 31h):

ANSII	1RL;V1 ←
HEX	31h 52h 4Ch 3Bh 56h 31h DEh 0Dh

1. Ustawienie wartości wyjścia 1-10V czwartego JTD_RELd na minimum o numerze urządzenia 1 (hex 31h):

ANSII	1RL;V4=←
HEX	31h 52h 4Ch 3Bh 56h 34h 3Dh 0Dh

Przykład:

Opis funkcji	PC do REL	REL do PC
Załącz przekaźnik 1	1RL;Z1←	1RL;Z1←
Wyłącz przekaźnik 1	1RL;W1←	1RL;W1←
Ustaw wartość dimera drugiego	1RL;V2g←	1RL;V2g←
Ustaw wartość dimera drugiego	1RL;V2g←	1RL;V2g←
Zwarcie wejścia pierwszego JTD_RELS		1IN;1D←
Rozwarcie wejścia pierwszego JTD_RELS		1IN;1U←
Zwarcie wejścia drugiego JTD_RELS		1IN;2U←
Rozwarcie wejścia drugiego JTD_RELS		1IN;2D←
Zwarcie wejścia czwartego JTD_RELS		1IN;4U←
Rozwarcie wejścia czwartego JTD_RELS		1IN;4D←

Przykłady podane są dla sterowników o numerze urządzenia 1.